Travaux pratiques d'électronique : les transistors

S. Orsi, J.A. Aguilar, V. Boccone Lundi 21 octobre 2013

1 Transistor à jonction bipolaire (BJT)

- 1. Testez d'abord le bon fonctionnement d'un transistor 2N3904 à l'aide du multimètre. Mesurez la résistance de chacune des 3 connections possibles dans les deux directions.
 - (a) la jonction base-émetteur devrait se comporter comme une diode;
 - (b) la jonction base-collecteur devrait se comporter comme une diode;
 - (c) la jonction collecteur-émetteur ne devrait pas être conductrice dans aucune direction.

Vérifiez l'analogie avec deux jonctions p-n de la figure 1 de gauche. Si ce n'est pas le cas, votre BJT est probablement endommagé, refilez-le à Christian!

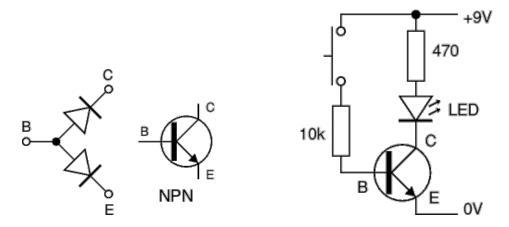


FIGURE 1 – Schéma des bornes base (B), collecteur (C) et émetteur (E) d'un transistor à jonction bipolaire dopé NPN (gauche), symbole (milieu), circuit interrupteur simple (droite).

- 2. Montez le circuit de la figure 1 de droite avec une LED en série au collecteur. Remplacez l'interrupteur par un bout de fil que vous brancherez et débrancherez.
- 3. Mesurez les tensions aux bornes des résistances lorsque l'interrupteur est fermé et ouvert, et calculez les courants I_B et I_C correspondants.
- 4. Le facteur de transport d'un BJT est donné par $\alpha = \frac{I_C}{I_E}$, il s'agit de "l'effet transistor", et le gain en courant par $\beta = \frac{\alpha}{1-\alpha}$. Montrez que $\beta = \frac{I_C}{I_B}$ grâce à la loi des noeuds. Calculez le gain de votre circuit.
- 5. En augmentant V_{cc} depuis 0V, mesurez à quelle V_{cc} la diode s'allume. Mesurez les tensions aux bornes des résistances et déduisez-en V_{BE} . Vérifiez votre calcul en mesurant directement aux bornes du transistor.

- 6. Mesurez V_{CE} lorsque le transistor est sous tension, et expliquez votre résultat.
- 7. Sur le même montage, mettez la LED en série à l'émetteur, puis en parallèle avec CE, et expliquez ce que vous observez.

1.1 Caractéristiques

Les courbes (V,I) et les droites de charge des transistors sont obtenues en appliquant du courant continu, mais en pratique, les transistors sont habituellement utilisés en courant alternatif.

Le montage de la figure 2 permet de mesurer les caractéristiques du BJT (courbe (I,V) et V_{BE}) et du circuit lui-même (droite de charge). En l'absence de AC et alimenté par un courant continu V_{CC} , un circuit BJT aura une valeur spécifique de I_C , V_{CE} pour un V_{BB} (ou I_B) donné; il s'agit du point de fonctionnement, ou Q-point, qui se trouve à l'intersection de la droite de charge du circuit avec la courbe (I,V) du transistor.

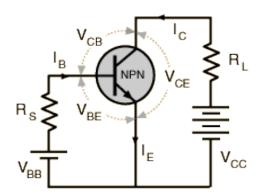


FIGURE 2 – Circuit BJT en configuration émetteur-suiveur. Prenez $R_L = 1 \text{ k}\Omega$ et $R_S = 1 \text{ M}\Omega$. Ajoutez une résistance $R_E = 330\Omega$ entre l'émetteur et la mise à la terre.

- 1. Prenez note des V_{CE}^{max} , I_C^{max} et P_D^{max} spécifiés par le fabriquant. Sur un graphique (V_{CE},I_C) , montrez I_C^{max} et V_{CE}^{max} , et tracez la puissance maximale P_D^{max} , qui apparaitra comme une hyperbole sur votre graphique. Celle-ci vous indique la dissipation maximale que le transistor peut soutenir, veillez à ne pas dépasser ces limites.
- 2. Polarisation base-émetteur :
 - (a) Mettez les tensions V_{BB} et V_{cc} à 0 V. Augmentez doucement V_{BB} de 0 à 1V et mesurez la courbe (V_{BE},I_B) . Prenez quelques points à 2, 5 et 10 V. Identifiez les zones de blocage et passante. Déterminez à partir de quelle tension le transistor devient passant, et expliquez votre résultat.
 - (b) Ecrivez la loi de la maille V_{BB} et ajoutez la droite d'attaque à la courbe (V_{BE}, I_B) pour $V_{BB} = 0.6$, 1 et 5V. La droite d'attaque consiste à tracer une droite de I_B^{max} à V_{BE}^{max} pour un V_{BB} donné.
 - (c) Déterminez le point de fonctionnement V_{BEP} correspondant au croisement entre la droite d'attaque et la courbe (V_{BE},I_B) . Quelles valeurs de V_{BB} vous semble appropriées pour ce transistor?

3. Droite de charge:

- (a) Appliquez $V_{BB} = 6$ V et mesurez I_C en fonction de V_{CE} . Prenez plusieurs points entre 0 et 1 V. Faites deux graphiques montrant votre courbe (V,I), un pour les zones de blocage et de saturation, l'autre comprenant aussi la zone linéaire.
- (b) Répéter ces mesures avec $V_{BB} = 2$ V et 10 V. Ajoutez les courbes (V,I) aux graphiques précédents.
- (c) Ecrivez la loi de la maille V_{CC} , et ajoutez la droite de charge au graphique des courbes (V,I) pour $V_{CC} = 1$, 2 et 6V. Déterminez le point de fonctionnement de votre BJT pour ces 3 circuits, en spécifiant quel V_{BB} est le plus approprié.

4. Gain en courant:

- (a) Mesurez le gain en courant β pour les trois valeurs de V_{BB} trouvées précédemment pour des valeurs adéquates de V_{CC} .
- (b) Refaites cette mesure avec $R_E = 0$ et 10 k Ω . Quel est l'effet d'ajouter une charge à l'émetteur?

2 Transistor à effet de champ

2.1 Caractéristiques des MOSFETs

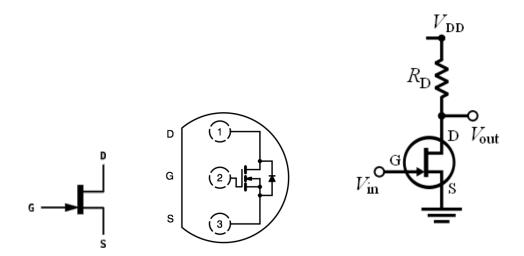


FIGURE 3 – Transistor à effet de champ (à gauche) et ses 3 électrodes **vues du haut** : grille (G), drain (D) et source (S) (au milieu). MOSFET BS170KL en configuration d'amplificateur (à droite); notez que $V_{in} = V_{GS}$. Prenez $R_D = 560\Omega$.

Note : les MOSFETS ne sont pas conçus pour être opérés en CC pendant de longues périodes ; veuillez éteindre les alimentations entre les mesures ou en cas d'hésitation.

1. Branchez l'alimentation qui servira à fournir un potentiel au MOSFET BS170KL en court-circuit et ajustez la limite de courant à 300 mA.

- 2. Sur un graphique (V_{DS}, I_D) , tracez V_{DS}^{max}, I_D^{max} , ainsi que l'hyperbole P_D . Veillez à ne pas dépasser ces limites.
- 3. Montez le circuit de la figure 3 avec un MOSFET BS170KL. Assurez-vous que l'alimentation soit éteinte lorsque vous le branchez, et que les électrodes soient bien celles que vous croyez.
- 4. Sans alimenter la grille $(V_{GS} = 0)$, augmentez V_{DD} de 0 à quelques volts, et mesurez V_{DS} . Expliquez vos observations.
- 5. Alimentez le circuit avec $V_{DD} = 5V$, et augmentez doucement V_{GS} jusqu'à ce que $V_D > 0$. Notez la tension de seuil du transistor V_{GS}^T .
- 6. Pour 3 valeurs de V_{GS} entre V_{GS}^T et 3V, produisez les courbes (V_{DS}, I_D) en augmentant V_{DD} doucement. Prenez note de V_{GS} , V_{DD} , V_{DS} et V_D que vous convertirez en I_D . Identifiez les zones dites ohmique ("triodic" en anglais) et de pincement ("saturation" en anglais, à ne pas confondre avec la zone de saturation du BJT).

3 Paire de Darlington

- 1. Montez le circuit de la figure 4 avec deux BJT. Observez le comportement du circuit lorsque vous touchez les deux fils avec vos doigts et expliquez ce qui se passe.
- 2. Avec l'interrupteur fermé (i.e. remplacez vos doigts par un fil), déterminez la tension de seuil en variant V_{CC} et expliquez ce que vous trouvez.
- 3. Mettez les collecteurs au même potentiel (9 V) (i.e. enlevez R_C et la LED), et mettez une charge $R_E = 470\Omega$ entre le 2e émetteur et la masse. Déterminez V_{E2} par rapport à V_{B1} , et montrez que $Z_{out} \ll Z_{in}$ et $\beta_{darlington} = \beta_1 \cdot \beta_2$.

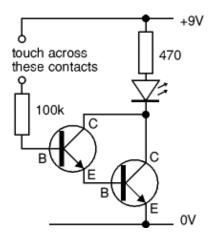


FIGURE 4 – Paire de Darlington.

4 BJT en courant alternatif

Les transistors sont des appareils fonctionnant en courant continu, et ne peuvent tolérer des courants et des tensions qui s'inversent. Afin de les utiliser avec des sources de courant

alternatif, le signal d'entrée doit être décalé ("offset") pour garder le transistor en mode actif pendant toute la durée du cycle du signal.

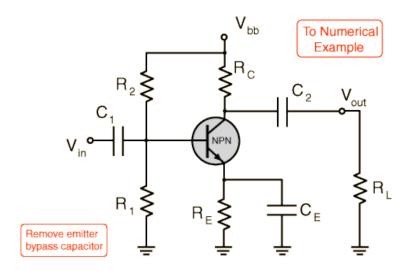


FIGURE 5 – Circuit BJT à émetteur commun. Pour le montage à collecteur commun, $R_C = 0$ et V_{out} est mesuré aux bornes de R_E .

4.1 Amplificateur à collecteur commun

Ce montage est aussi appelé émetteur-suiveur, car la tension à l'émetteur correspond à $V_E = V_B + V_{BE}$, et donc "suit" la tension de la base. Il permet d'obtenir un gain en courant, et d'ajuster les impédances entre deux stages d'un circuit : un signal d'entrée de haute impédance sort avec une impédance beaucoup plus faible. Le gain en tension est inférieur à 1, et le signal de sortie reste en phase avec le signal d'entrée.

- 1. Faites le montage de la figure 5 avec $C_1 = 1$ nF, $R_1 = 22$ k Ω , $R_2 = 22$ k Ω , $R_E = 2$ k Ω ; omettez les composants suivants : R_C , C_2 , R_L , C_E . Quelle est l'utilité de C_1 ?
- 2. Ajustez les tensions $V_{bb} = 10 \text{V}$ et $V_{in} = 0$. Calculez le gain en courant en utilisant la loi de la maille base-émetteur-masse pour calculer I_B (Rappel : utilisez l'équivalent de Thévenin).
- 3. Toujours avec $V_{bb} = 10$ V et $V_{in} = 0$, comparez les impédances d'entrée et de sortie, sachant que :

$$Z_{in} = rac{V_B}{I_B} \quad , \quad Z_{out} = rac{V_E}{I_E}$$

- 4. Appliquez un signal sinusoïdal de 400 kHz et $V_{in} = 3V$; mesurez le déphasage entre V_{in} et V_{out} et calculez le gain en tension $\frac{V_{out}}{V_{in}}$. Montrez que ce montage permet un gain important en puissance.
- 5. Variez V_{in} et déterminez à quelle tension le signal de sortie est écrêté. Répétez cette mesure pour quelques valeurs de V_{in} et V_{bb} , et expliquez. Variez la fréquence et expliquez ce que vous observez. Quels sont les deux rôles de V_{bb} ?

5 Fonction logique "not"

- 1. Faites le montage de la figure 6 avec $V_{bb}=10~{\rm V}$ et $V_{in}=0$ ("off") ou 10 V ("on").
- 2. Avec quelle condition logique d'entrée la LED rouge s'allume-t-elle?
- 3. Expliquez comment le circuit fonctionne, sachant qu'il est supposé représenter un feu de circulation.

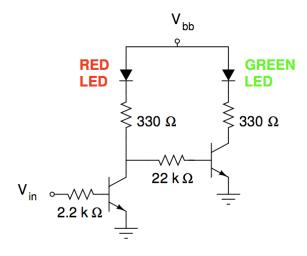


FIGURE 6 – Porte logique "not".